

الخطة الدراسية

قسم هندسة تقنيات الحاسوب / كلية الهندسة التقنية / جامعة الكفيل / العام الدراسي 2020 – 2021

الأولى	<u>المرحلة الدراسية:</u>
-	<u>التخصص:</u>
تركيب حاسبة	<u>اسم المادة الدراسية باللغة العربية:</u>
Computer organization	<u>اسم المادة الدراسية باللغة الإنجليزية:</u>
تعريف الطالب بالدوائر الأساسية في تركيب الحاسبة الالكترونية ودراسة الاجزاء الرئيسية للحاسبة من ذاكرة ووحدات الادخال والإخراج والمعالج الدقيق ودراسة تركيب الداخلي للمعالج والايجازات للمعالج الدقيق 8085	<u>اهداف المادة:</u>
تشمل هذه المادة على محاضرات نظرية وعملية لمادة تركيب الحاسبة والتي تتوزع بين المكونات المادية للحاسوب وكذلك تناول المعالج الدقيق 8085 مع امثلة وواجبات واختبارات يومية وفصلية ونهائية.	<u>وصف المادة:</u>
2	<u>عدد الساعات النظرية:</u>
2	<u>عدد الساعات العملية:</u>
6	<u>عدد الوحدات:</u>
زينب صباح عيدان	<u>اسم التدريسي باللغة العربية:</u>
Zainab sabah idan	<u>اسم التدريسي باللغة الإنجليزية:</u>
مدرس مساعد	<u>اللقب العلمي:</u>
Zainabsabah@alkafeel.edu.iq	<u>عنوان البريد الالكتروني الجامعي:</u>
07803482517	<u>رقم الهاتف الجوال (WhatsApp):</u>

المنهج المقرر / الجزء النظري:

Week	Syllabus
1	Introduction to Computer Systems, Main parts of computer system, Organization and architecture
2	Von Neumann Architecture
3 rd , 4 th	Introduction to the main digital component (registers, buffers, decoder, encoders, multiplexer....)
5-9	Memory hierarchy (internal registers, primary memory, secondary memory, cache memory,...)
10th	System buses
11	Memory addressing , Memory organization and expansion
12th_14th	CPU basic Organization: Arithmetic & Logical unit organization (parallel adder cct., subtraction cct., increment & decrement cct., logical cct.)
15th_16th	CPU basic organization: Control unit organization
17	Input & Output organization(peripherals devices, isolated and memory mapped I/O, Data transfer)
18-19	Computer S/W (machine language, assembly language, OS,)
20	Basic concept Idea of microprocessor
21	Introduction to 8085 μ P architecture
22	8085 pin configuration
23,24	8085 addressing mode & instructions set
25,26	Instruction set group for 8085 ,data transfer group ,Arithmetic and logic group Branch group instructions for 8085 Stack memory and subroutine
27,28	8085 Assembly Programming I
29,30	8085 Assembly Programming II

المنهج المقرر / الجزء العملي:

Week	Syllabus
1-5	Introduction to the main digital component (registers, buffers, decoder, encoders, multiplexer....)
6-10	Instruction set group for 8085
11-15	8085 Assembly Programming

المصادر:

المراجع الرئيسية:

[1] Computer System Architecture Third Edition M. Morris Mano

[2] Digital Fundamentals Eight Edition FLOYD

المراجع المساعدة:

[1] Fundamentals of Digital Logic and Microcomputer Design Fifth edition
M.RAFIQZAMAN